

Друга генерација процесора 32-битне архитектуре

Основно побољшање у односу на претходне микропроцесоре је додавање јединице за рад са бројевима са покретним зарезом.

Клок рада је до 100MHz, адресна магистрала је 32-битна, магистрала података је 32-битна, унутрашња величина кеша је 8KB за податке и инструкције истовремено, број транзистора је 1.2 милиона, брзина рада 54MIPS (милиона инструкција по секунди), чип је са 168 пинова.

По практично свим структурним особинама овај микропроцесор се не разликује од i80386 микропроцесора једино су додата још три тест регистра за рад са кеш меморијом.

Структура i80486 микропроцесора